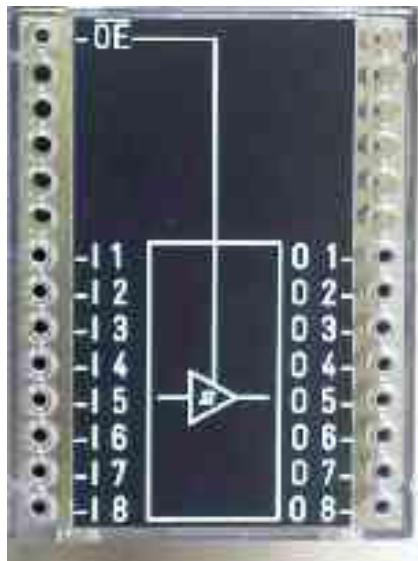


## (Z1) 8-Bit-Treiberbaustein

Acht Treiber mit Schmitt-Trigger-Eingang und Tri-State-Ausgang



Anschlußbelegung:

- I1..I8 Schmitt-Trigger-Eingänge
- O1..O8 Ausgänge mit Tri-State-Funktion
- $\overline{OE}$  Steuereingang für die Tri-State-Funktion der Ausgänge

$\overline{OE}$	I <sub>x</sub>	O <sub>x</sub>
0	0	0
0	1	1
1	0	TS
1	1	TS

TS = Tri-State(hochohmig)